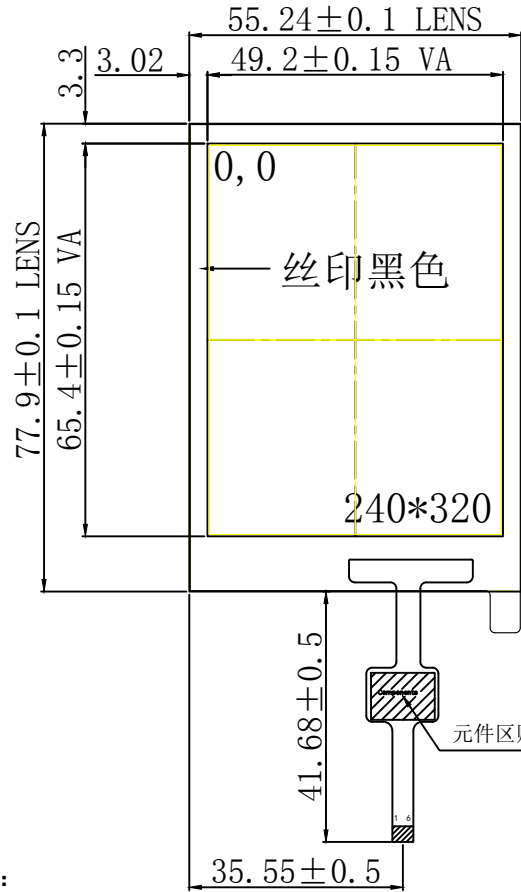
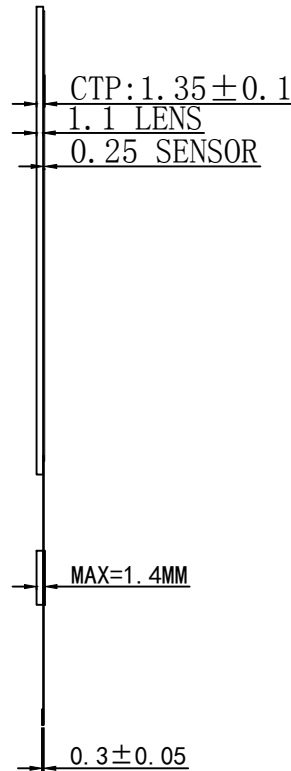


Rev	Nature of Modification	DATE
1.0	原始版本	2023-2-11

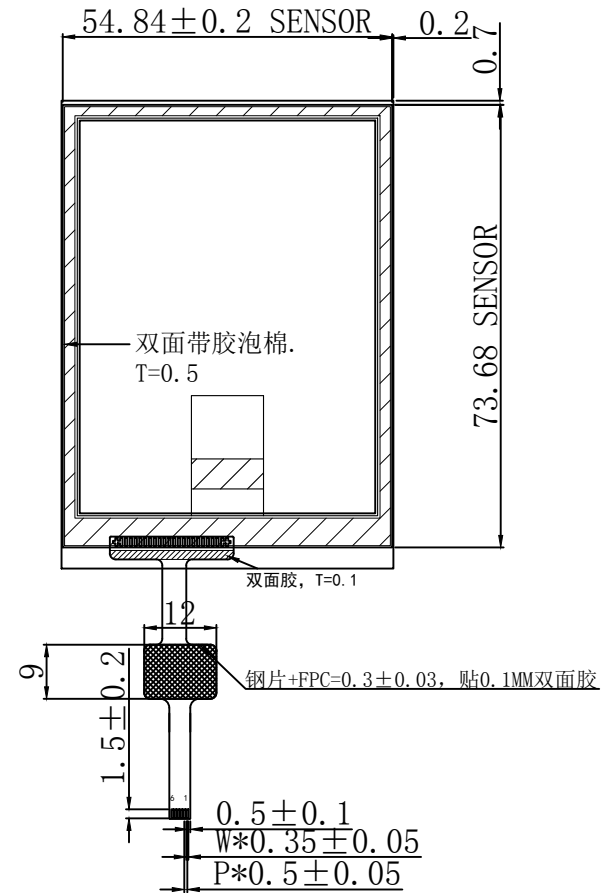
正面图



侧面图



背面图



备注：

1. 结构：G+F
2. 工作环境：-20°C ~ +60°C
3. 储存环境：-30°C ~ +70°C
4. 透光率 ≥ 45%
5. 表面硬度 ≥ 6H
6. 未注尺寸公差按 ± 0.2mm
7. 使用 IC (FT6336U) 单点
8. 符合ROHS标准

PIN#	ASSIGNMENT	SCALE: 1 : 1 NOT TO SCALE	
1	VDD	PAGE: 1 OF 1	
2	SCL (2.8V)	GENERAL TOL. 0.50mm	UNITS MM
3	SDA (2.8V)	APPROVALS	DATE
4	INT (2.8V)	APP:	
5	RST (2.8V)	CHK:	
6	GND (2.8V)	DWN: LY	2023-2-11

深圳市全动电子技术有限公司

MODEL NUMBER :



CUSTOMER NO.:

DATE: